

# Zápisnica c.9 – Tím 12

**Dátum a čas stretnutia:** 9.11.2002 o 15:00

**Miesto stretnutia:** miestnosť D109

**Účasť:**

Vedúci tímového projektu: doc. Ing. Ladislav Hudec, CSc.

Členovia tímu:      Bc. Martin Prokša  
                            Bc. Viliam Otepka  
                            Bc. Ivan Varga  
                            Bc. Martin Zeman

**Priebeh stretnutia:**

- Zhodnotenie stavu a pokroku opravy web prezentácie. Viliam Otepka podal správu o zapracovaní pripomienok doc. Hudeca ohľadne prezentácie šifry IDEA na stránke tímu. Všetky pripomienky boli úspešne zapracované do projektu.
- Analýza možností dostupných prostriedkov na syntézu a simuláciu programovateľných obvodov. Preberali sme možnosti dostupných prostriedkov z hľadiska veľkosti obvodu a možnej prúdovosti spracovania. Obvody podporované prostriedkom Xilinx Web Pack sú nevhodné pre optimalizáciu na rýchlosť, nedá sa dosiahnuť prúdovosť spracovania. Program od Mentor Graphics FPGA Advantage nepodporuje funkčnú simuláciu. Z toho vyskytla nutnosť preskúmania možností iných návrhových prostriedkov.

**Plán práce:**

- Martin Prokša – Plán na letný semester
  - Dátum odovzdania: 12. decembra 2002
  - Spôsob odovzdania: elektronická forma, písomne
- Viliam Otepka, Martin Zeman – Dokumentácia prototypu, ciele a používateľská príručka
  - Dátum odovzdania: 12. decembra 2002
  - Spôsob odovzdania: elektronická forma
- Ivan Varga – spracovanie reakcie na posudok od konkurenčného tímu

- Dátum odovzdania: 12. decembra 2002
- Spôsob odovzdania: elektronická forma

### **Stav úloh z posledného stretnutia:**

- Viliam Otepka – Oprava nedostatkov prezentácie
  - splnené
- Martin Zeman – Oprava nedostatkov písomnej prezentácie šifry IDEA
  - splnené
- Martin Prokša – Plán na letný semester
  - presunuté na 12. decembre
- Všetci – Testovanie web prezentácie
  - prebieha

*Vypracoval: Bc. Martin Prokša*