

Zápisnica č.15 - Tím 12

Dátum a čas stretnutia: 24.3.2003 o 14:00

Miesto stretnutia: miestnosť D109

Účast':

Vedúci tímového projektu: doc. Ing. Ladislav Hudec, CSc.

Členovia tímu: Bc. Martin Prokša
 Bc. Viliam Otepka
 Bc. Ivan Varga
 Bc. Martin Zeman

Priebeh stretnutia:

- Martin Prokša informoval o funkčnosti vytvoreného šifrátora. Simulácia je úspešná v prostredí FPGA. V prostredí XILINX sa prejavujú niekedy chybné výsledky.
- Martin Zeman popísal stav riešenia implementácie deličky. Pôvodne navrhnutá delička bola zavrhnutá, nakoľko je pomalá a obtiažne sa syntetizuje. Načrtol možné iné spôsoby riešenia delenia, SRT algoritmus.
- Viliam Otepka informoval o zmenách ktoré vykonal na prezentácii IDEA.
- Dohodli sme sa že vytvoríme univerzálny nástroj na vytvorenie testovacích vzoriek pre kompletne otestovanie vytvoreného šifrátoru.

Plán práce:

- Ivan Varga, Martin Prokša - Testovanie implementácie celého šifrátoru v prostredí XILINX, odstránenie problémov pri simulácii
 - Dátum odovzdania: 31. marca 2003
 - Spôsob odovzdania: ústna prezentácia, VHDL kód
- Martin Zeman – Implementácia novej deličky
 - Dátum odovzdania: 31. marca 2003
 - Spôsob odovzdania: VHDL kód
- Viliam Otepka – návrh nástroja na automatické generovanie testovacích vzoriek
 - Dátum odovzdania: 31. marca 2003
 - Spôsob odovzdania: ústna prezentácia

Stav úloh z posledného stretnutia:

- Ivan Varga, Martin Prokša - Testovanie implemetácie celého šifrátoru a časová analýza náročnosti implementovanej násobičky
 - splnené v prostredí FPGA
 - ešte neodladené v prostredí XILINX
- Martin Zeman – Impementácia deličky
 - vytvorená delička príliš pomalá
 - obtiažna syntetizácia
- Viliam Otepka – aktualizácia WEB stránky
 - splnené

Vypracoval: Bc.Martin Zeman