

Zápisnica zo stretnutia č. 13

Názov projektu:	Univerzálny virtuálny verifikačný panel logických obvodov	
Vedúci projektu:	Ing. Katarína Jelemenská, PhD.	
Miesto stretnutia:	Zasadačka FIIT STU	
Dátum stretnutia:	10.3.2010	
Čas stretnutia:	13:30	
Prítomní:	Bc. Dominik Macko	-DM
	Bc. Mário Patoprstý	-MPA
	Bc. Martin Popelka	- MPO
	Bc. Miroslav Siebert	-MS
	Bc. Martin Valko	-MV
Prítomný hostia:	Ing. Katarína Jelemenská, PhD.	
Nepítomný:		
Zapisovateľ:	Bc. Mário Patoprstý	
Vedúci stretnutia:	Bc. Miroslav Siebert	
Téma stretnutia:	<u>Skontrolovanie úloh z minulého týždňa a diskusia o implementácii a návrhu riešenia preklápacích obvodov a multiplexorov</u>	

Obsah stretnutia

- Kontrola zadaných úloh
- Diskusia o naimplementovaných funkciách z minulého týždňa a o ich možnom vylepšení
- Stanovenie úloh pre ďalšie pokračovanie implementácie funkcií

Kontrola úloh

Termín zadania	Popis úlohy	Riešiteľ	Termín splnenia	Stav
3.3.2010	Implementácia zobrazenia pravdivostnej tabuľky	DM	10.3.2010	OK
3.3.2010	Implementácia zobrazenia pravdivostnej tabuľky	MPA	10.3.2010	OK
3.3.2010	Implementácia zobrazenia Karnaughovej mapy	MPO	10.3.2010	OK
3.3.2010	Návrh riešenia zobrazenia pravdivostnej tabuľky	MS	6.3.2010	OK
3.3.2010	Testovanie zobrazenia pravdivostnej tabuľky	MV	17.3.2010	OK

Stanovenie úloh

Popis úlohy	Riešiteľ	Termín
Implementácia multiplexorov	DM	17.3.2010
Implementácia preklápacích obvodov D a T	MPA	17.3.2010
Implementácia preklápacích obvodov SR, JK	MPO	17.3.2010
Návrh riešenia pre preklápacie obvody a multiplexory	MS	13.3.2010
Testovanie funkčnosti preklápacích obvodov a multiplexorov	MV	24.3.2010

Plán budúcich stretnutí

Dátum	Čas	Miesto	Vedie	Zapisuje
17.3.2010	13:30	Softvérové štúdio	MS	MPA
24.3.2010	13:30	Softvérové štúdio	MS	MPA
31.3.2010	13:30	Softvérové štúdio	MS	MPA
7.4.2010	13:30	Softvérové štúdio	MS	MPA