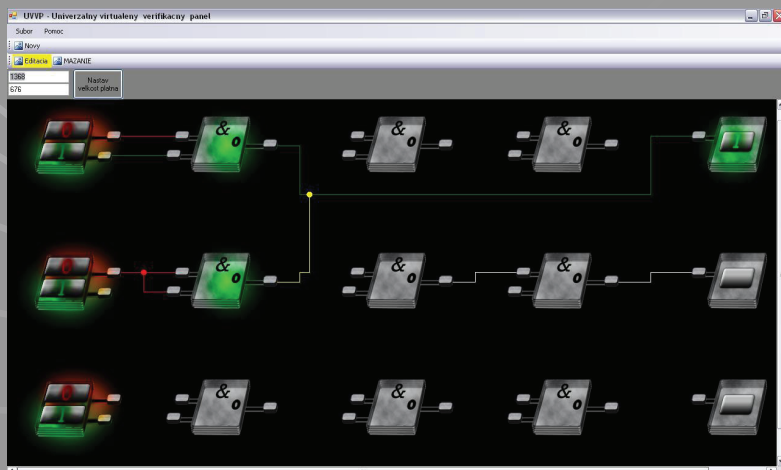


Ciele:

- názorné vysvetlenie problematiky logických členov
- možnosť preskúšania zostavením vlastného obvodu

Univerzálny virtuálny verifikačný panel:

- pomocná aplikácia pri vyučovacom procese
- jednoduchá a intuitívna ovládateľnosť
- interaktívne zapájanie a verifikácia vlastných logických obvodov
- možnosť výberu zo všetkých úplných súborov logických členov
- možnosť úprav preddefinovaných súborov



tp_team8@googlegroups.com

Tím 08 PKSS

vedúci: Prof. Ing. Milan Kolesár, CSc.

Univerzálny
virtuálny
verifikačný
panel