
Prítomní: Zsolt Süll (zapisovateľ)	Dátum a čas konania: 12.3.2012 16:00
Martin Hyben	
Martin Kardoš	Miesto konania: učebňa D124
Tomáš Jančiga	Trvanie: 60 minút
Ľubomír Maron	Vedúca tímu: Ing. Katarína Jelemenská

Téma stretnutia

Vyhodnotenie úloh z predchádzajúceho stretnutia, identifikácia ďalších úloh, diskusia.

Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia	Stav
13.1	Dokončenie implementácie algoritmu rozmiestnenia modulov	Martin Hyben	12.3.2012	Splnená
13.2	Dokončenie implementácie vizualizačnej časti	Ľubomír Maron	2.4.2012	Čiastočne splnená
13.3	Implementácia modifikácie SystemC	Tomáš Jančiga	19.3.2012	Čiastočne splnená
13.4	Analýza implementácie vizualizačnej časti	Martin Kardoš Zsolt Süll	12.3.2012	Splnená

Opis stretnutia

Body stretnutia:

- Vyhodnotenie úloh z predchádzajúceho stretnutia
- Diskusia týkajúca sa modifikácie SystemC
- Diskusia o možnostiach rozmiestnenie modulov a signálov
- Diskusia týkajúca sa simulácie VHDL a Verilog
- Rozdelenie úloh do ďalších stretnutí

Úlohy na ďalšie stretnutie

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia
14.1	Implementácia algoritmu rozmiestnenia signálov	Martin Hyben	26.3.2012
14.2	Dokončenie implementácie vizualizačnej časti	Ľubomír Maron	2.4.2012
14.3	Implementácia modifikácie SystemC	Tomáš Jančíga	19.3.2012
14.4	Implementácia simulácie pre VHDL	Martin Kardoš	19.3.2012
14.5	Implementácia simulácie pre Verilog	Zsolt Süll	19.3.2012

Spracoval: Zsolt Süll

Overila: Ing. Katarína Jelemenská