

---

Prítomní: Zsolt Süll	Dátum a čas konania: 24.11.2011
Ľubomír Maron (zapisovateľ)	Miesto konania: D124
Martin Kardoš	Trvanie: 60 minút
	Vedúca tímu: Ing. Katarína Jelemenská

---

## Téma stretnutia

Vyhodnotenie úloh z predchádzajúceho stretnutia, identifikácia ďalších úloh, diskusia.

## Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Popis úlohy	Pridelenie	Stav	Termín splnenia
14.1	Dokončenie implementácie vizualizačnej časti	Ľubomír Maron	čiastočne splnená	2.4.2012
14.2	Implementácia simulácie pre Verilog	Zsolt Süll	Splnená	19.3.2012
14.3	Implementácia simulácie pre VHDL	Martin Kardoš	Splnená	19.3.2012

## Opis stretnutia

Body stretnutia :

- Vyhodnotenie úloh z predchádzajúceho stretnutia
- Diskusia o implementácii testbenchu pre jazyky Verilog a VHDL.
- Diskusia o kontrole a ovládaní v display-u
- Rozdelenie úloh na ďalšie stretnutia

## Úlohy na ďalšie stretnutie

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia
15.1	Dokončenie implementácie vizualizačnej časti	Ľubomír Maron	2.4.2012
15.2	Implementovanie generátora testbenchu pre VHDL	Martin Kardoš	26.3.2012
15.3	Implementovanie generátora testbenchu pre Verilog	Zsolt Süll	26.3.2012

---

Spracoval: Ľubomír Maron

---

Overila: Ing. Katarína Jelemenská