
Prítomní: Zsolt Süll (zapisovateľ)	Dátum a čas konania: 12.4.2012
Tomáš Jančiga	Miesto konania: D124
Martin Hyben	Trvanie: 60 minút
	Vedúca tímu: Ing. Katarína Jelemenská

Téma stretnutia

Vyhodnotenie úloh z predchádzajúceho stretnutia, identifikácia ďalších úloh, diskusia.

Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Popis úlohy	Pridelenie	Stav	Termín splnenia
17.1	Dolaďovanie implementácie vizualizačnej časti	Ľubomír Maron	Čiastočne splnený	20.4.2012
17.2	Doladenie generátora testbench pre VHDL, implementácia parsera VCD súborov generovaných z VHDL	Martin Kardoš	Čiastočne splnený	12.4.2012
17.3	Vizualizácia simulácie, extrakcia dát z VCD	Zsolt Süll	Čiastočne splnený	12.4.2012
17.4	Integrácia upravenej SystemC knižnice do hlavného projektu	Tomáš Jančiga	Čiastočne splnený	12.4.2012
17.5	Dokončenie algoritmu pre rozmiestnenie modulov a signálov a jeho zdokumentovanie	Martin Hyben	Čiastočne splnený	12.4.2012

Opis stretnutia

Body stretnutia :

- Vyhodnotenie úloh z predchádzajúceho stretnutia
- Diskusia o ďalších úlohách.
- Vytvorenie zoznamu úloh.
- Diskusia o postupe pri implementácii jednotlivých úloh.

Úlohy na ďalšie stretnutie

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia
18.1	Dolaďovanie implementácie vizualizačnej časti	Ľubomír Maron	20.4.2012
18.2	Implementácia parsera VCD súborov generovaných z GHDL	Martin Kardoš	16.4.2012
18.3	Vytvorenie nového grafického rozhrania	Zsolt Süll	16.4.2012
18.4	Implementácia metod pre vypisovanie objektov do XHDL suboru zo SystemC	Tomáš Jančiga	16.4.2012
18.5	Dokončenie algoritmu pre rozmiestnenie modulov a signálov a jeho zdokumentovanie	Martin Hyben	16.4.2012

Spracoval: Zsolt Süll

Overila: Ing. Katarína Jelemenská