

Prítomní:	Martin Hyben	Dátum a čas konania:	13.10.2011
	Tomáš Jančiga	Miesto konania:	Softvérové Štúdio
	Martin Kardoš	Trvanie:	60 minút
	Ľubomír Maron (zapisovateľ)	Vedúca tímu:	Ing. Katarína Jelemenská
	Zsolt Süll		

---

## Téma stretnutia

Vytvorenie a spustenie prvej verzie webovej stránky projektu, práca na analýze jazykov VHDL, Verilog a SystemC, ako aj analýza existujúcich podobných riešení. Vytvorenie časového plánu projektu podľa jednotlivých týždňov semestra. Vyhodnotenie úloh z predchádzajúceho stretnutia

## Opis stretnutia

1. Kontrola zadaných úloh z minulého stretnutia.
2. Prezentácia doteraz vytvorenej práce. Prezentácia dokumentu, ktorý bol vypracovaný od minulého stretnutia.
3. Ukážka novospustenej webovej stránky.
4. Spresnenie zadaných úloh a určenie úloh nových.
5. Pridanie jazyka System Verilog medzi jazyky, ktoré treba analyzovať.
6. Diskusia o možnostiach riešenia analýzy.

## Úlohy na ďalšie stretnutie

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia
1.1	Vypracovanie plánu s konkrétnymi úlohami, ktoré budú zadané konkrétnim členom.	Martin Hyben	
	Pokračovanie v analýze jazyka VHDL. Do analýze sa zahrnie aj diplomová práca vypracovaná na fakulte.	Martin Kardoš	
	Pokračovanie v analýze jazyka Verilog. Do analýze sa zahrnie aj diplomová práca vypracovaná na fakulte. Do analýze tiež pribudne jazyk System Verilog.	Zsolt Süll	
	Pokračovanie v analýze jazyka System C. Do analýze sa zahrnie aj diplomová práca vypracovaná na fakulte.	Tomáš Jančíga	
	Dopracovanie analýze existujúcich riešení	Ľubomír Maron	

---

Spracoval: Ľubomír Maron

---

Overila: Ing. Katarína Jelemenská