

---

Prítomní:	Martin Hyben	Dátum a čas konania:	24.11.2011
	Tomáš Jančiga	Miesto konania:	Zasadačka ústavu
	Martin Kardoš	Trvanie:	60 minút
	Ľubomír Maron (zapisovateľ)	Vedúca tímu:	Ing. Katarína Jelemenská
	Zsolt Süll		

---

## Téma stretnutia

Prezentácia prvých implementačných prototypov .Vyhodnotenie úloh z predchádzajúceho stretnutia.  
Diskusia o prepojení prototypov parsovania pre jazyky VHDL a Verilog.

## Vyhodnotenie úloh z predchádzajúceho stretnutia

Číslo úlohy	Popis úlohy	Pridelenie	Stav
7.1	Dokončenie posudku pridelenému tímu	Martin Hyben	Splnená
7.2	Úprava XML formátu a vytvorenie testovacieho XML súboru	Martin Hyben	Rozpracovaná
7.3	Pokračovanie v implementácii modulov VHDL2XML a Verilog2XML	Martin Kardoš Zsolt Süll	Rozpracovaná
7.4	Pokračovanie v implementácii reprezentácie objektov	Ľubomír Maron	Rozpracovaná
7.5	Pokračovanie implementácie analyzátoru XML súboru a vytváranie reprezentácie objektov	Tomáš Jančiga	Rozpracovaná

## Opis stretnutia

1. Kontrola zadaných úloh z minulého stretnutia.
2. Prezentácia doteraz vytvorenej práce.
3. Ukážky prototypov.
4. Diskusia o ďalšom postupe. Príprava na spojenie prototypov parsovania pre jazyk VHDL a Verilog.

## Úlohy na ďalšie stretnutie

Číslo úlohy	Popis úlohy	Pridelenie	Termín splnenia
8.1	Vytvoriť testovací súbor. Doplnenie stromu štruktúry XML formátu.	Martin Hyben	1.12.2011
8.2	Dokončiť úprava .xhdl súboru. Spustenie simulácie GTKwave	Martin Kardoš	1.12.2011
8.3	Dokončenie parsovanie pre jazyk Verilog, spojenie s VHDL parsovaním.	Zsolt Süll	1.12.2011
8.4	Dokončenie parsovanie XML do objektov programu.	Tomáš Jančiga	1.12.2011
8.5	Spustenie vizualizácie objektov.	Ľubomír Maron	1.12.2011

---

Spracoval: Ľubomír Maron

---

Overila: Ing. Katarína Jelemenská