

Fakulta informatiky a informačných technológií
Slovenská technická univerzita v Bratislava

Posudok k prototypu tímu č.2

Tímový projekt I.

Bc. Hyben Martin
Bc. Jančíga Tomáš
Bc. Kardoš Martin
Bc. Maron Ľubomír
Bc. Süll Zsolt

Vedúci tímového projektu: Ing. Katarina Jelemenská, PhD.

Ročník: 1

Štúdium: Inžinierske

1 Úvod

Tento dokument obsahuje posudok pre tím č. 2, ktorý sa týka prototypu a aktualizácií dokumentácie o časť prototypovania. Názov témy, ktorou sa na predmete Tímový projekt tento tím zaoberá, je „Vizualizácia modelov digitálnych systémov“. Táto téma je riešená tímom č. 2 pod vedením Ing. Dominika Macka.

Posudok je členený na hodnotenie nových častí dokumentácie projektu, ale aj riadenia, a na hodnotenie samotného prototypu.

2 Hodnotenie dokumentácie

Hodnotenie dokumentácie sa týka obsahu dokumentácie projektu, dokumentácie riadenia a používateľskej príručky. Po formálnej stránke nemáme k priloženým dokumentáciám žiadne pripomienky.

2.1 Dokumentácia projektu

Dokumentácia projektu obsahuje iba štyri riadky, ktoré veľmi stručne hovoria o tom, ako bol prototyp implementovaný. Táto kapitola mohla byť rozpísaná podrobnejšie, pričom vhodné by bolo spomenúť ciele prototypovania a dosiahnuté výsledky, tak ako to stanovuje predpísaný obsah projektovej dokumentácie (dostupné na <http://www2.fiit.stuba.sk/~jhudec/tp/obsah.html>).

2.2 Dokumentácia riadenia

Dokumentácia riadenia bola doplnená o nové zápisy zo stretnutí. K tejto dokumentácii nemáme pripomienky, prehľadne informuje o tom, ako práca v tíme napredovala.

2.3 Používateľská príručka

Ako bolo spomenuté v dokumentácii k projektu, používateľská príručka bola prevzatá od Ing. Dominika Macka. Túto príručku by bolo vhodné aktualizovať, napríklad už neexistuje položka v menu „Open VHDL“, ale „Open File“.

3 Hodnotenie prototypu

Hlavnou časťou hodnotenia je hodnotenie samotnej implementácie prototypu. Mali sme možnosť aplikáciu otestovať, ale tiež bola aj prezentovaná, takže sme mohli zhodnotiť nielen dosiahnutú funkčnosť, ale aj úsilie vynaložené pri implementácii.

Aplikácia nám bola dodaná v archíve ZIP, ktorý stačilo iba rozbaľiť. Aplikácia nevyžaduje inštaláciu, čo hodnotíme pozitívne, vzhľadom na možnosť jednoduchej úpravy.

Grafické používateľské rozhranie je prehľadné a logicky členené. Ovládanie je intuitívne. Po spustení je možné otvoriť VHDL alebo Verilog súbor, ktorý bude následne parsovaný do XML formátu. Na otestovanie sme použili priložené testovacie VHDL súbory, ktoré fungovali bezchybne. Potom sme testovali ďalšie testovacie súbory, ktoré boli obsiahnuté v práci Ing. Dominika Macka. Fungoval iba jeden z dvoch VHDL súborov. Testovali sme aj Verilog parser, ale neúspešne, nakoľko v dokumentácii bolo spomenuté, že tento parser ešte nie je dokončený. Zobrazenie jednotlivých modulov fungovalo podľa hierarchických úrovní, taktiež fungovalo zoomovanie a premiestňovanie modulov.

Ako bolo prezentované, prototyp vychádza z práce Ing. Dominika Macka, a je doplnený o parsovanie jazyka Verilog. Celkový prínos tohto prototypu oproti verzii Ing. Dominika Macka je podľa nás malý. Nie je predmetom posudzovania skúmať zdrojový kód prototypu a zmeny v kóde, ale výsledný prototyp. Rozdiel vidíme len v pridaní Verilog parsera, a v zakázaní niektorých položiek v menu (prečo?).

Cieľom prototypovania by však malo byť aplikovanie a overenie navrhovanej architektúry systému. To sa tímu podarilo, pričom základ pre ďalšiu implementáciu je výborný a umožňuje veľa možností rozšírenia.

4 Zhodnotenie

Na záver môžeme prehlásiť, že prototyp tímu č.2 je zvládnutý dobre. Aplikácia ponúka prehľadné a intuitívne grafické prostredie, v ktorom je možné otvárať VHDL a Verilog, a následne vizualizovať modely digitálnych systémov. Celkový prínos voči pôvodnej aplikácii Ing. Dominika Macka je však malý, aj keď tento prototyp považujeme za dobrý základ na ďalšie jeho rozširovanie a modifikáciu o novú funkcionálnosť.

Celkovo hodnotíme prototyp a dokumentáciu veľmi dobre.